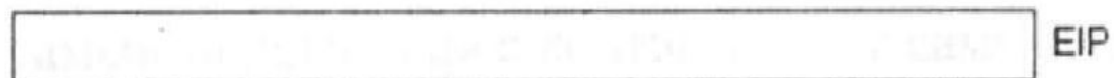
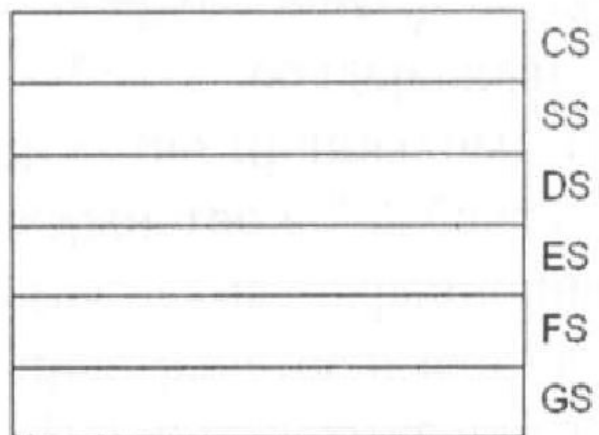
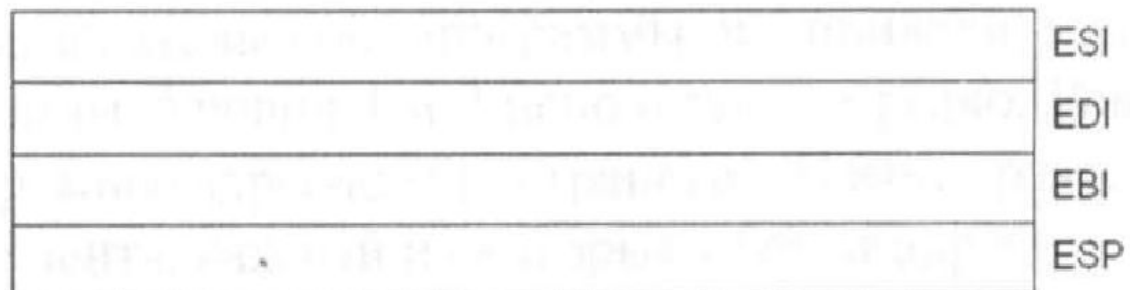
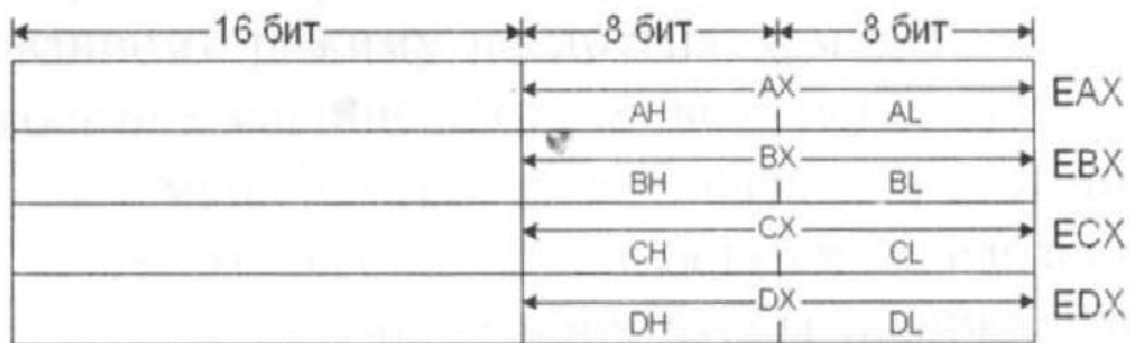


РЕГИСТРЫ МП

Семейства Pentium-6



Регистры общего назначения (РОН)

- **EAX** – основной арифметический регистр
- **EBX** – предназначен для хранения указателей (адресов) памяти
- **ECX** – связан с организацией циклов
- **EDX** – содержит 64-битные результаты умножения и деления совместно с регистром **EAX**

Сегментные регистры

Содержимое этих регистров задает выбор дескриптора, который содержит различные атрибуты сегментов.

- Регистр **CS** используется для обращения к сегменту команд,
- Регистр **SS** – используется для обращения к сегменту стека.
- Регистры **DS, FS, JS** позволяют обращаться к сегментам данных.

Указатель команд и регистр флагов

- **Указатель команд *EIP***. Содержание этого регистра используют в качестве смещения при определении адреса команд следующей выполняемой командой. Смещение задается относительно базового адреса сегмента команд, задаваемого регистром **CS**.
- **Регистр флагов *FLAGS***. Содержит ряд битов, которые имеют различные назначения:
- ***CF, PF, AF, ZF, SF, OF*** указывают определенные характеристики результатов, выполняемой командой.
- ***TF, IF, IOPL, NT, RF, VF***. Эти флаги задают режим работы процессоров при обслуживании прерываний, организации ввода-вывода данных, решение последовательности вызываемых программ и т.д.

Системные регистры

- **Регистры управления CR0-CR4.** Они предназначены для управления работой отдельных блоков МП, разрешения защиты (перевода в защищенный режим), указания адресов страничных таблиц. Обеспечивает расширение возможностей МП последних поколений.
- **Регистры системных адресов GDTR, LDTR, IDTR, TR.** Эти регистры служат для обращения к таблицам и сегментам при адресации памяти в защищенном режиме.
- **Регистры отладки DR0-DR7.** Используются для указания адресов точек останова в пошаговом режиме.