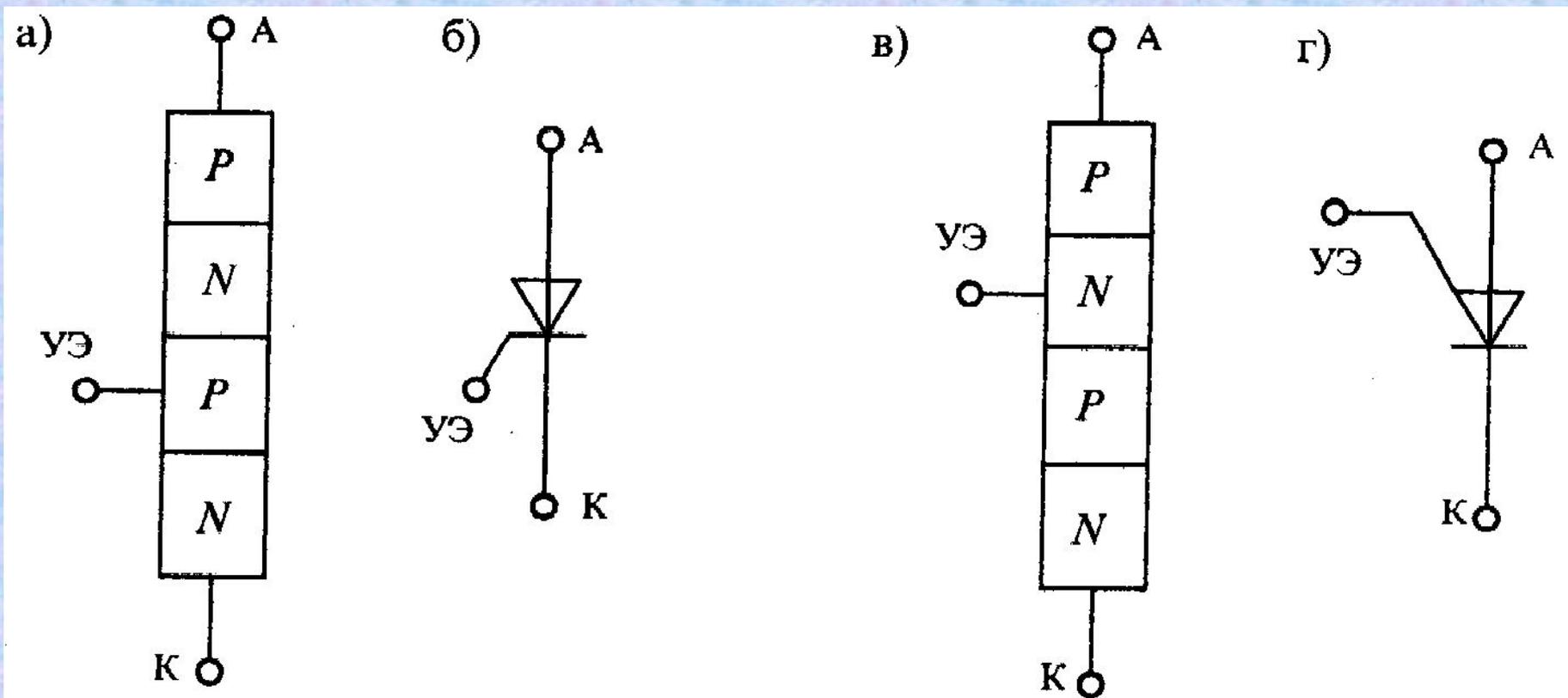
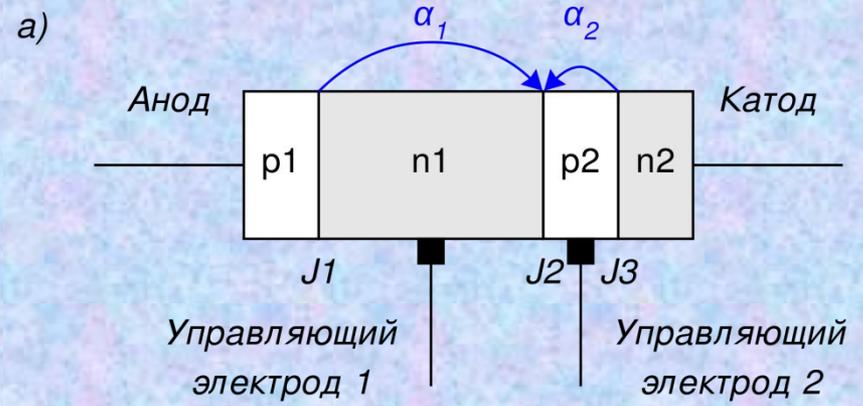


Структура тиристора с катодным управлением (а) и его условное схематическое обозначение (б), структура тиристора с анодным управлением (в) и его условное схематическое обозначение (г)



Структура тиристора:

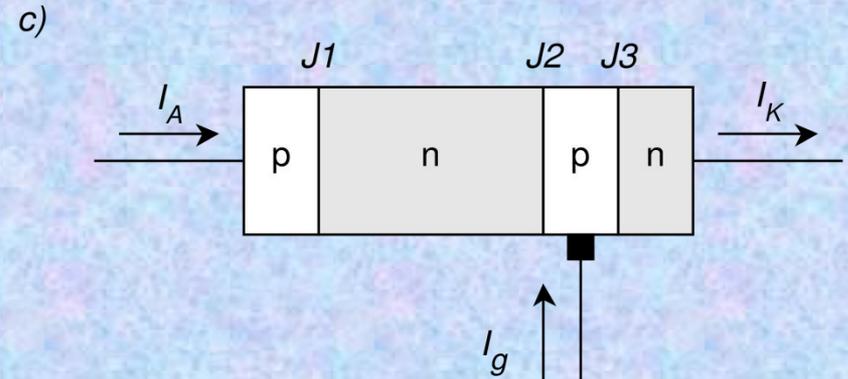
а) Основная четырёхслойная *p-n-p-n*-структура



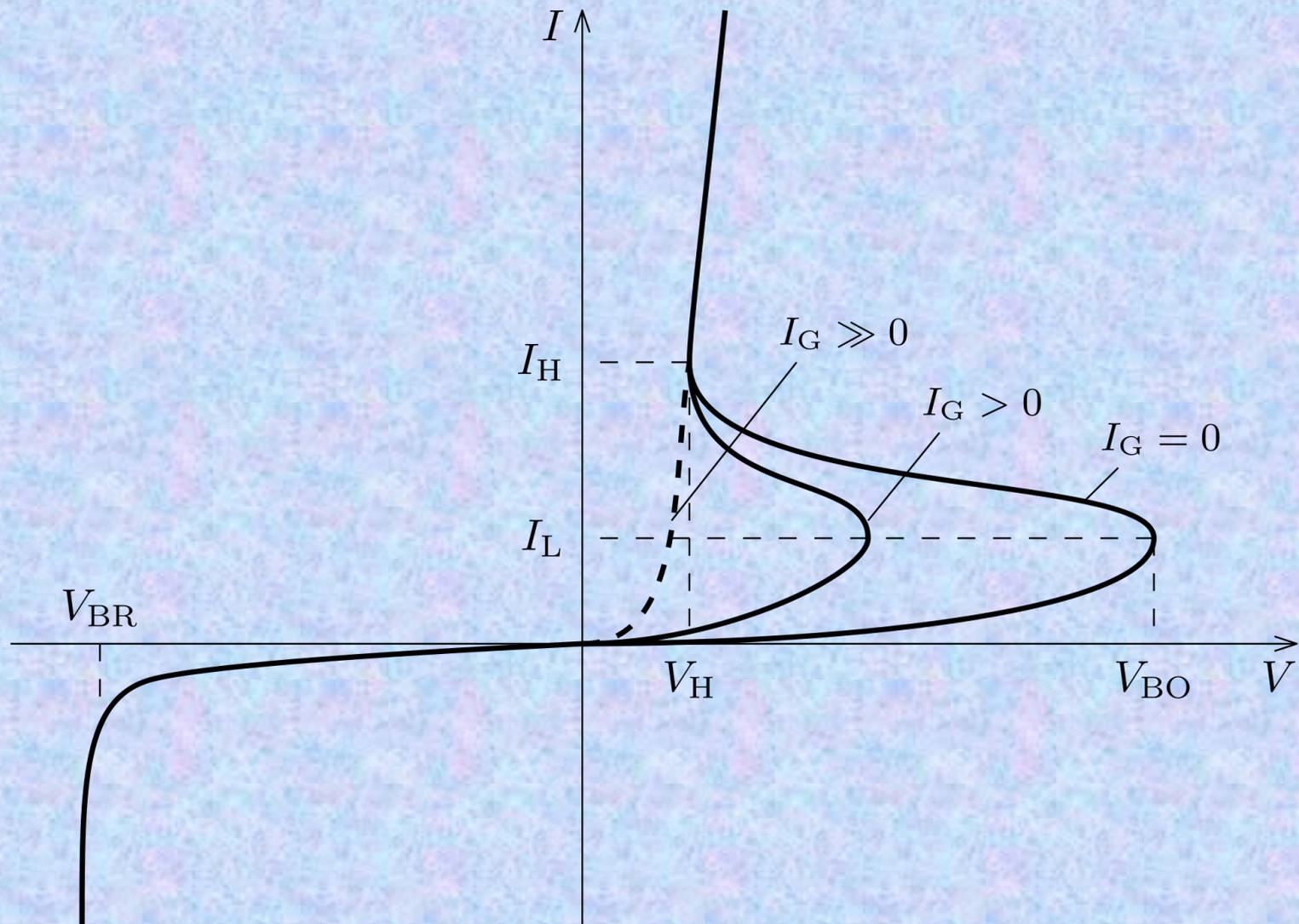
б) Диодный тиристор



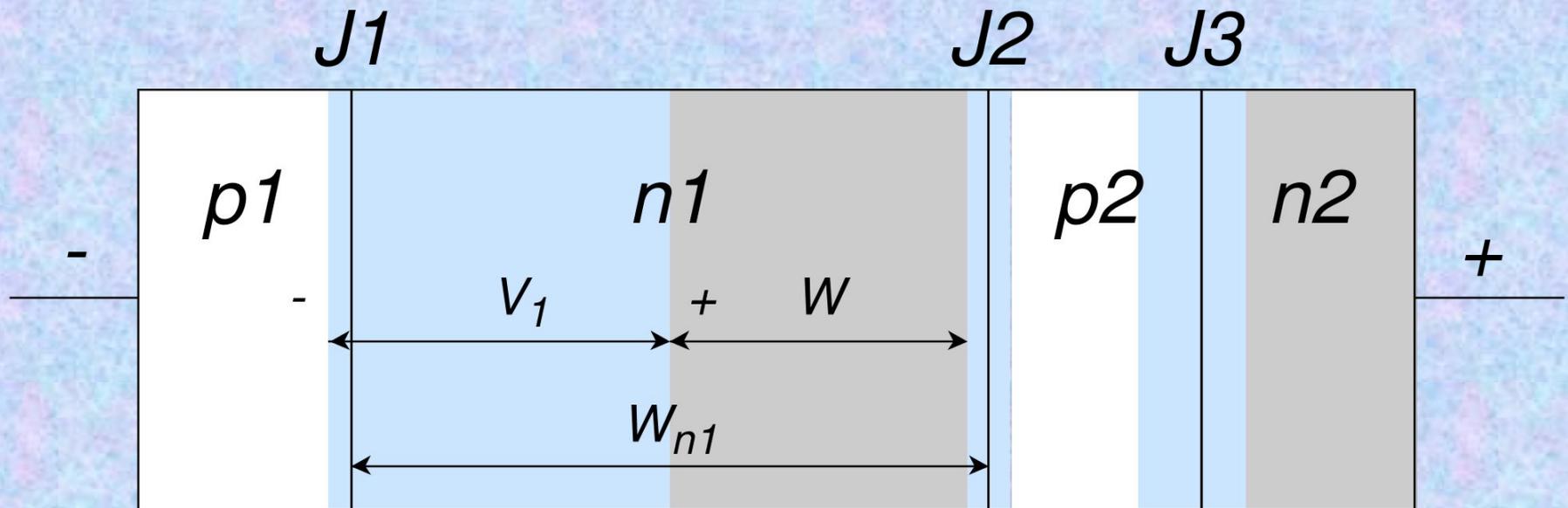
с) Триодный тиристор.



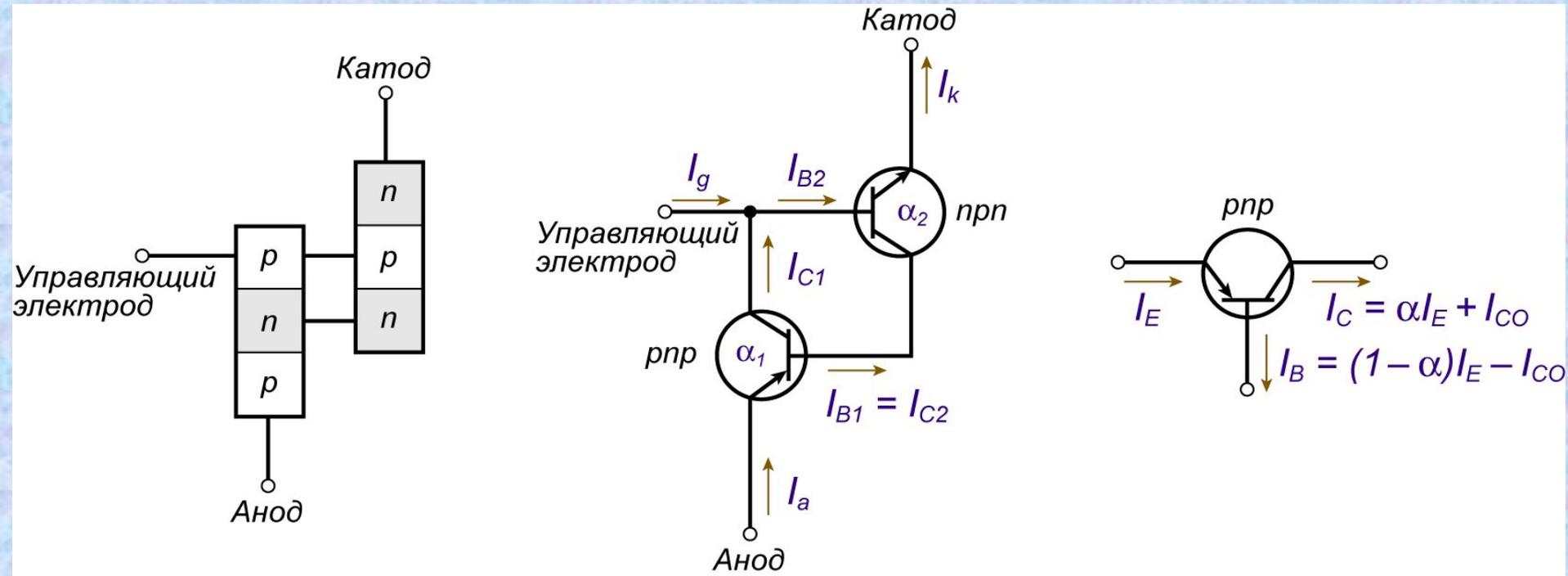
Вольтамперная характеристика тиристора



Режим обратного запираания тиристора



Двухтранзисторная модель триодного тиристора, соединение транзисторов и соотношение токов в р-п-р транзисторе

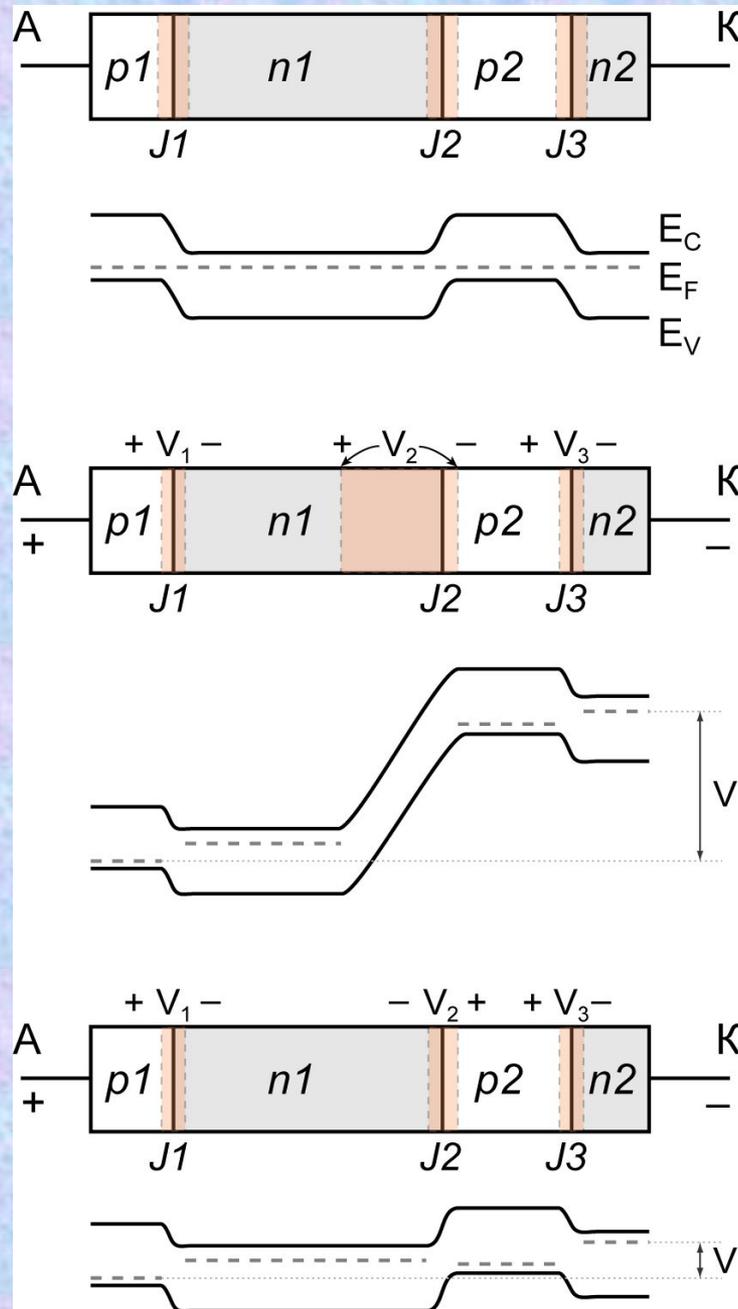


Энергетическая зонная диаграмма в режиме прямого смещения:

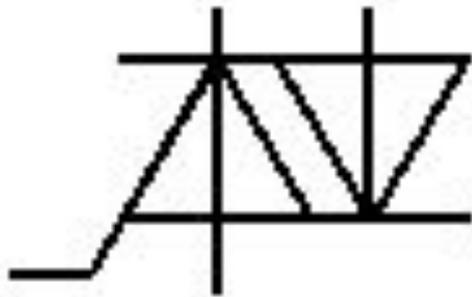
состояние равновесия,

режим прямого запираания

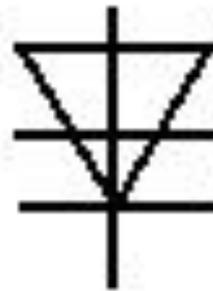
и режим прямой проводимости



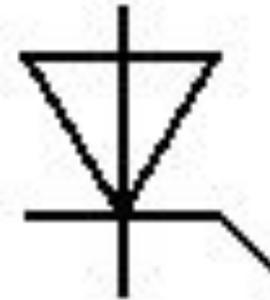
Обозначение тиристоров на схемах



Симистор

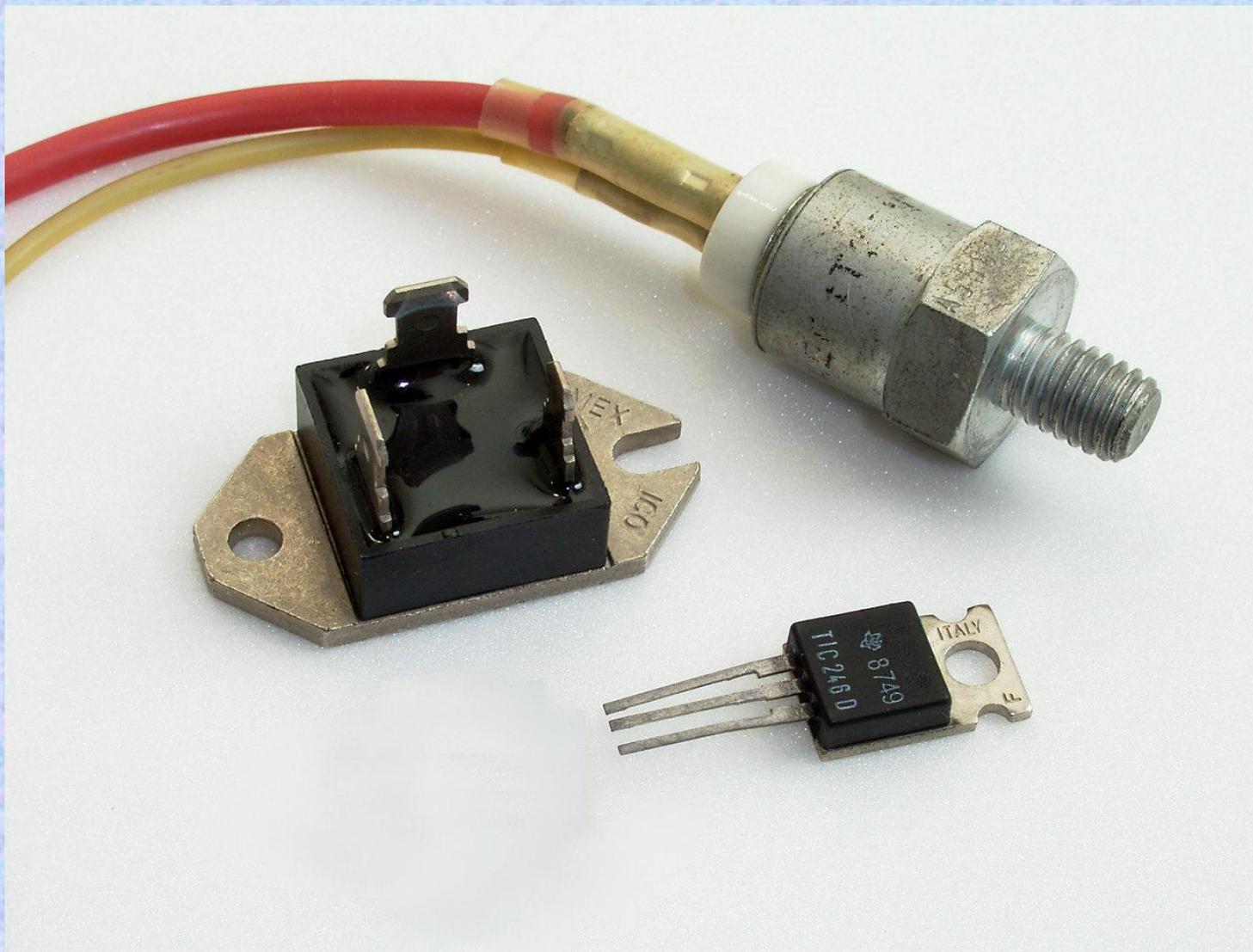


Динистор



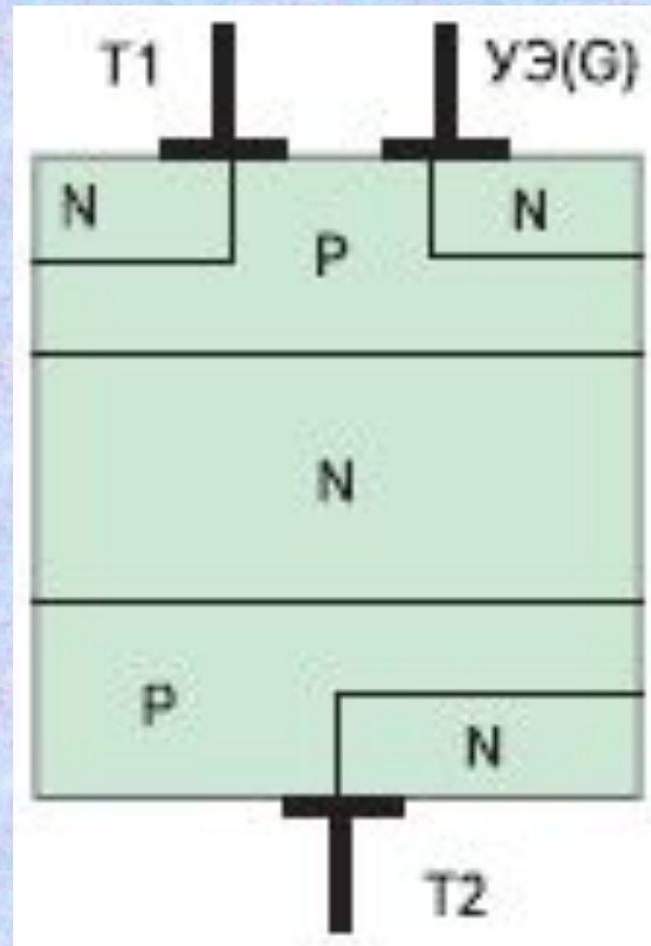
Тринистор

Симисторы



Курс "Видеотехника", кафедра РПрУ и ТВ, Радиотехнический факультет, к.т.н., доцент кафедры РПрУ и ТВ, С.Н. Мелешкин

Структура симистора



ВАХ симистора



Четырёхквadrантные симисторы

