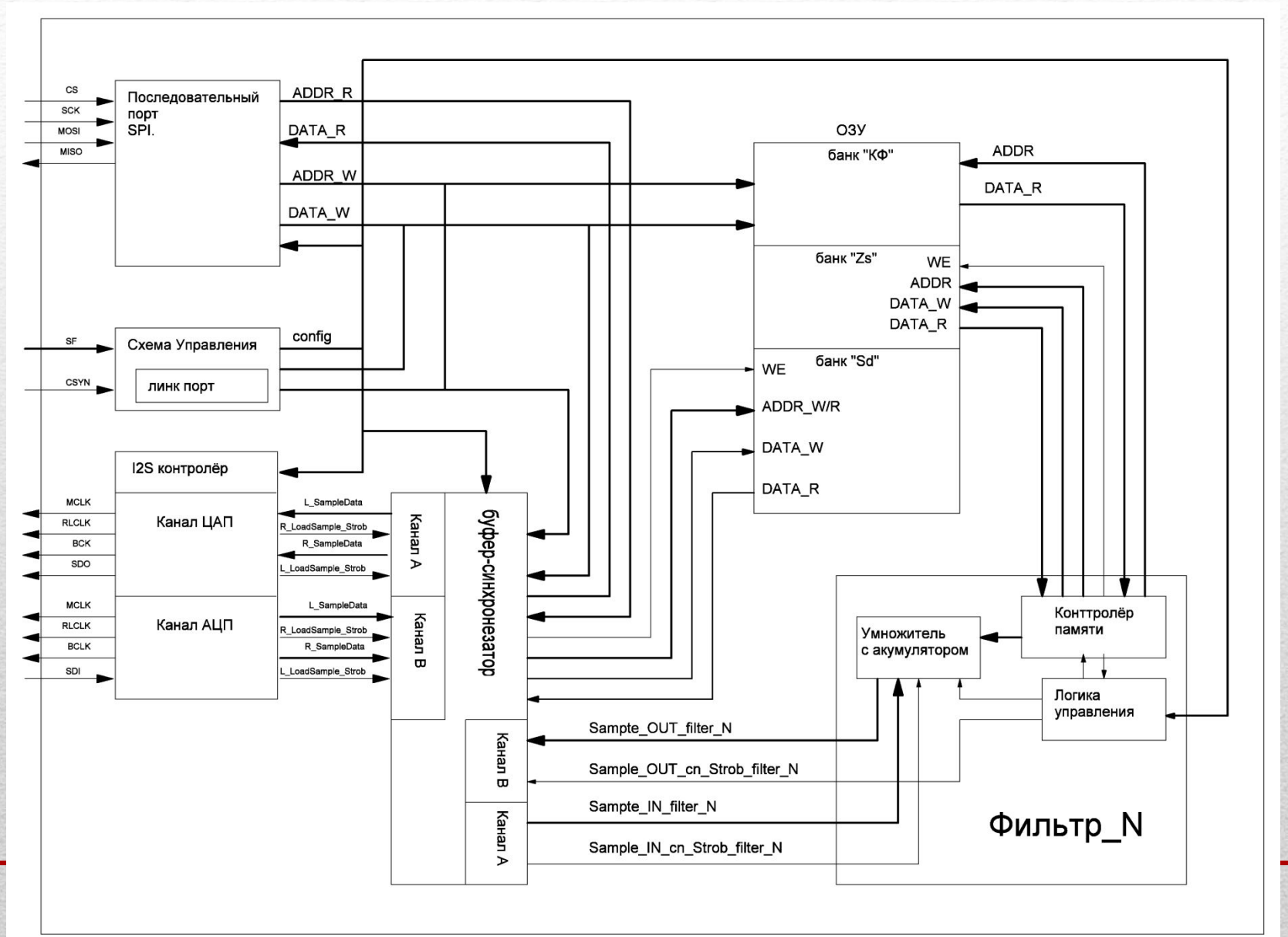
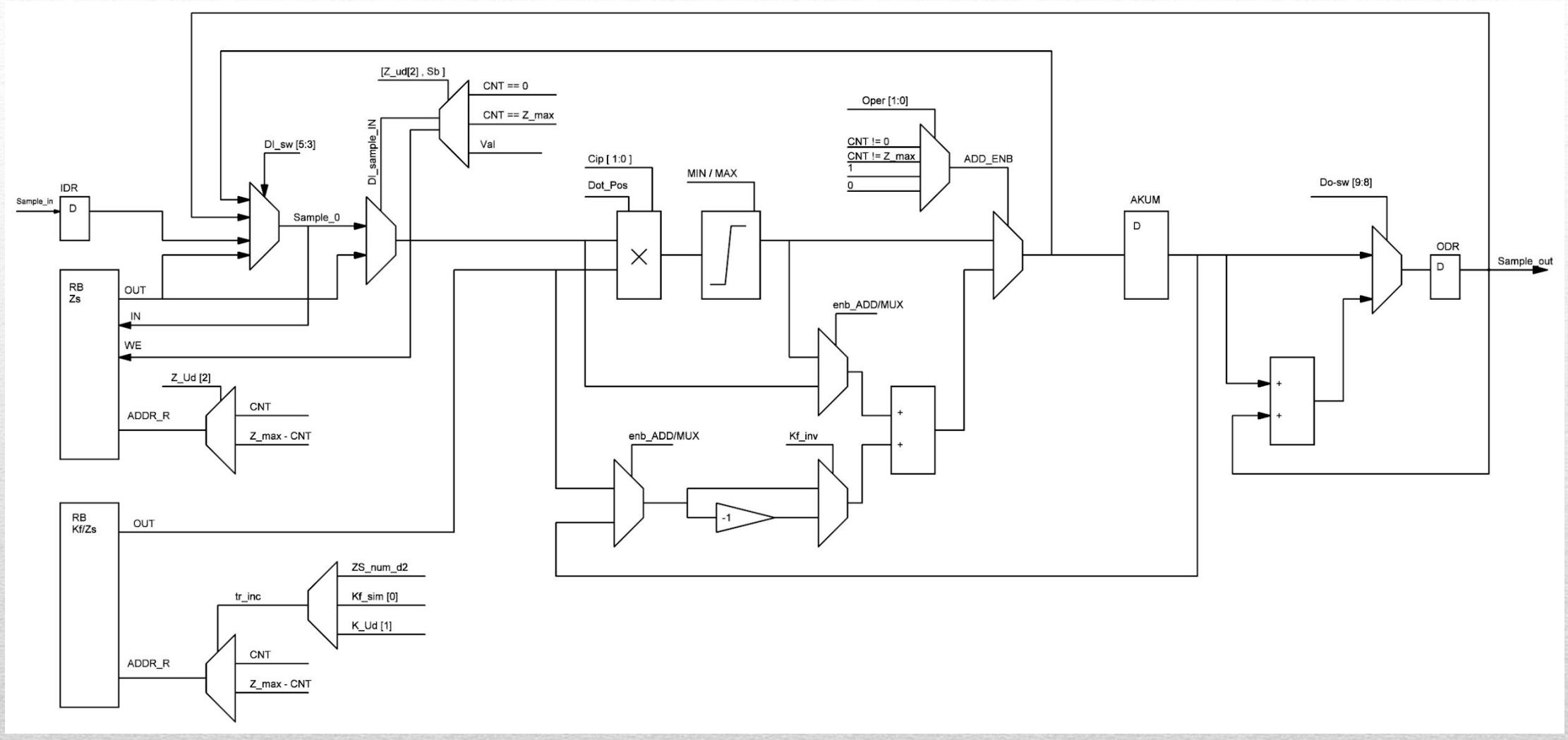
Разработка реконфигурируемого устройства на ПЛИС

Выполнил студент
группы мРКА -21
Гвозденко С.А.

Руководитель
Пирогов А.А.

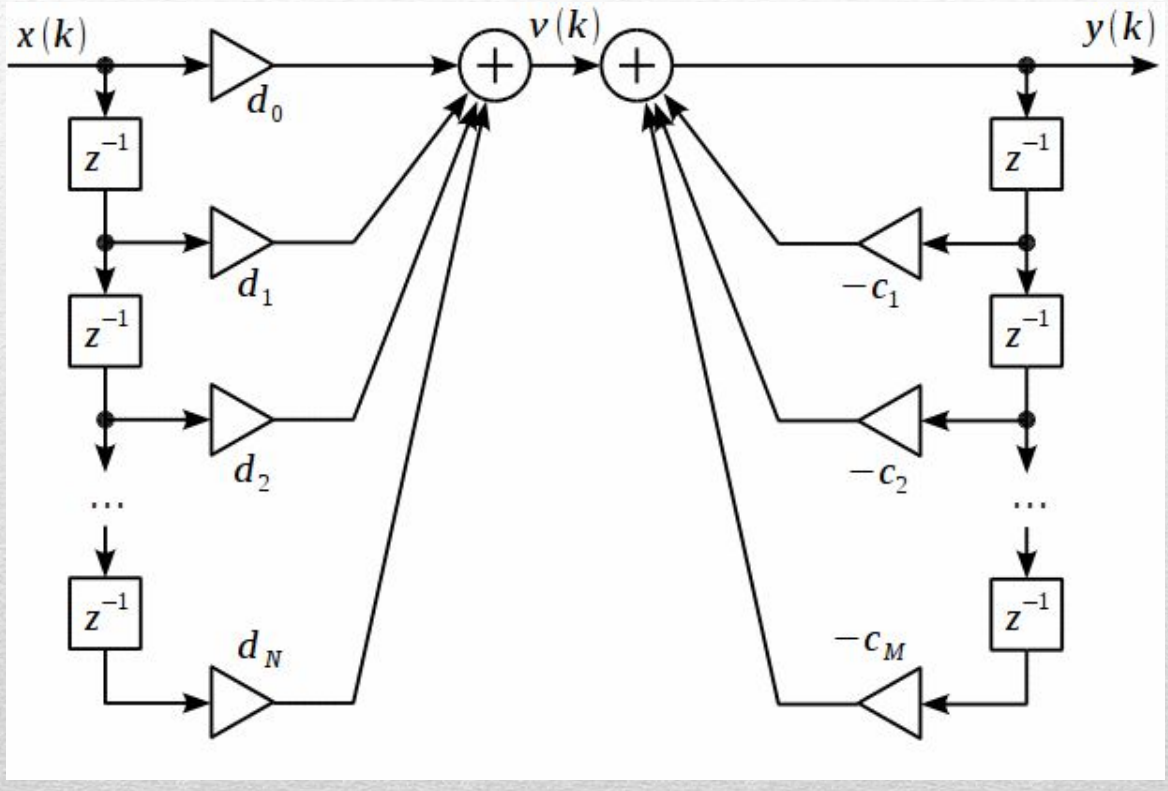
Общая структурная схема

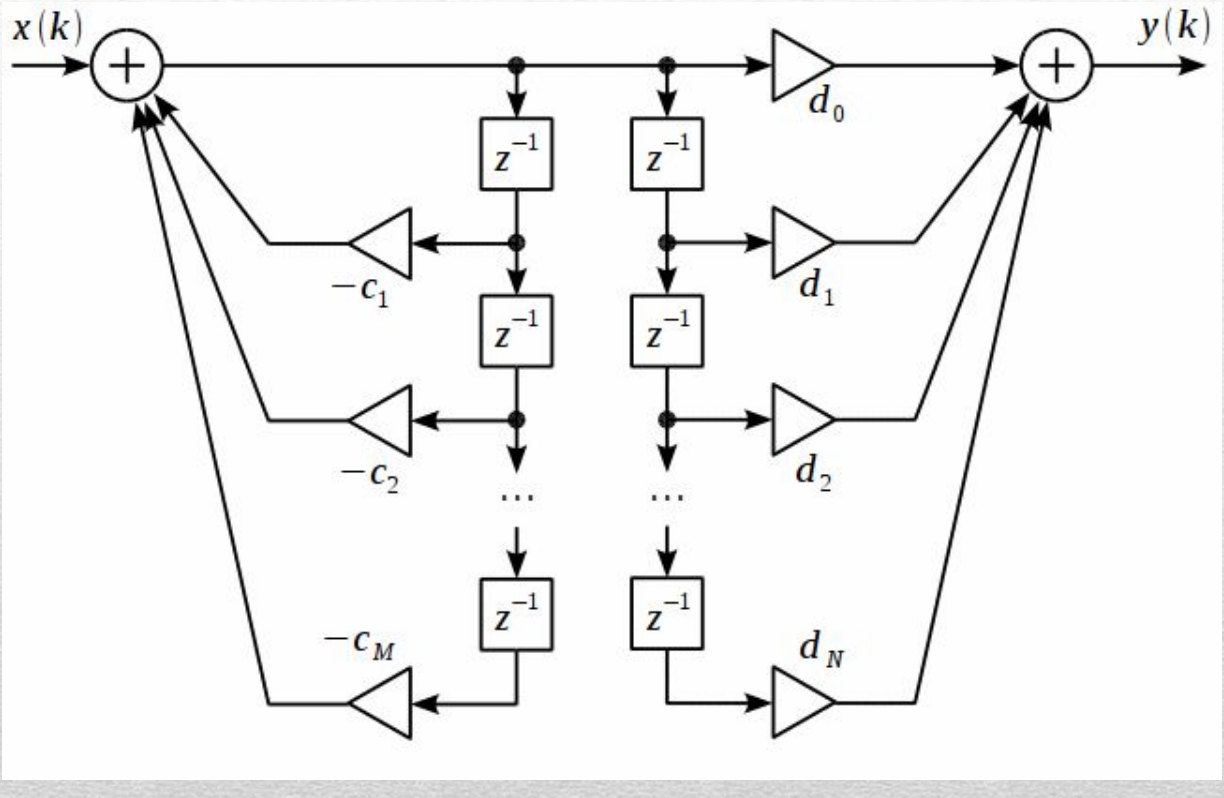




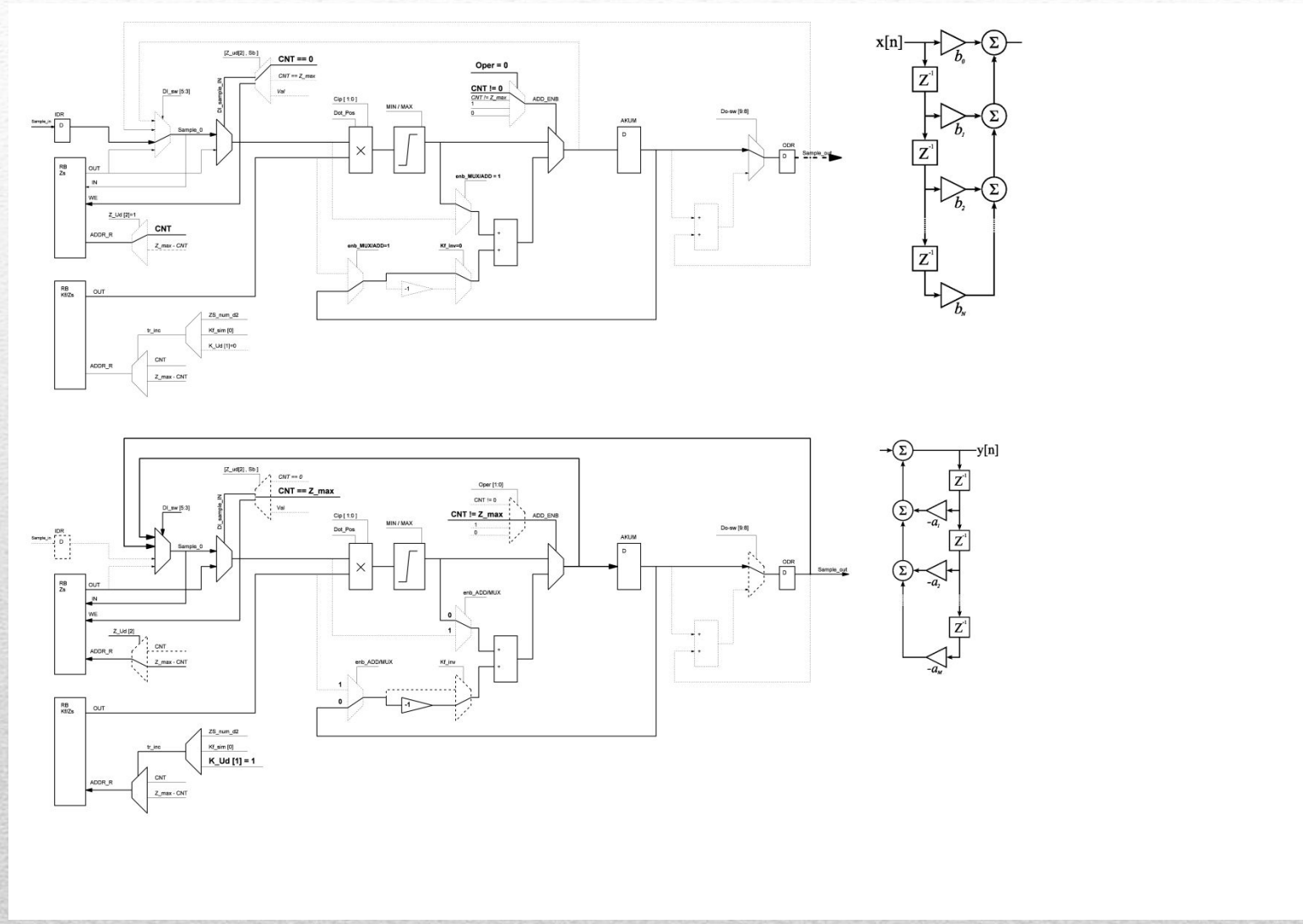
Блок итерационой обработки (БИО)

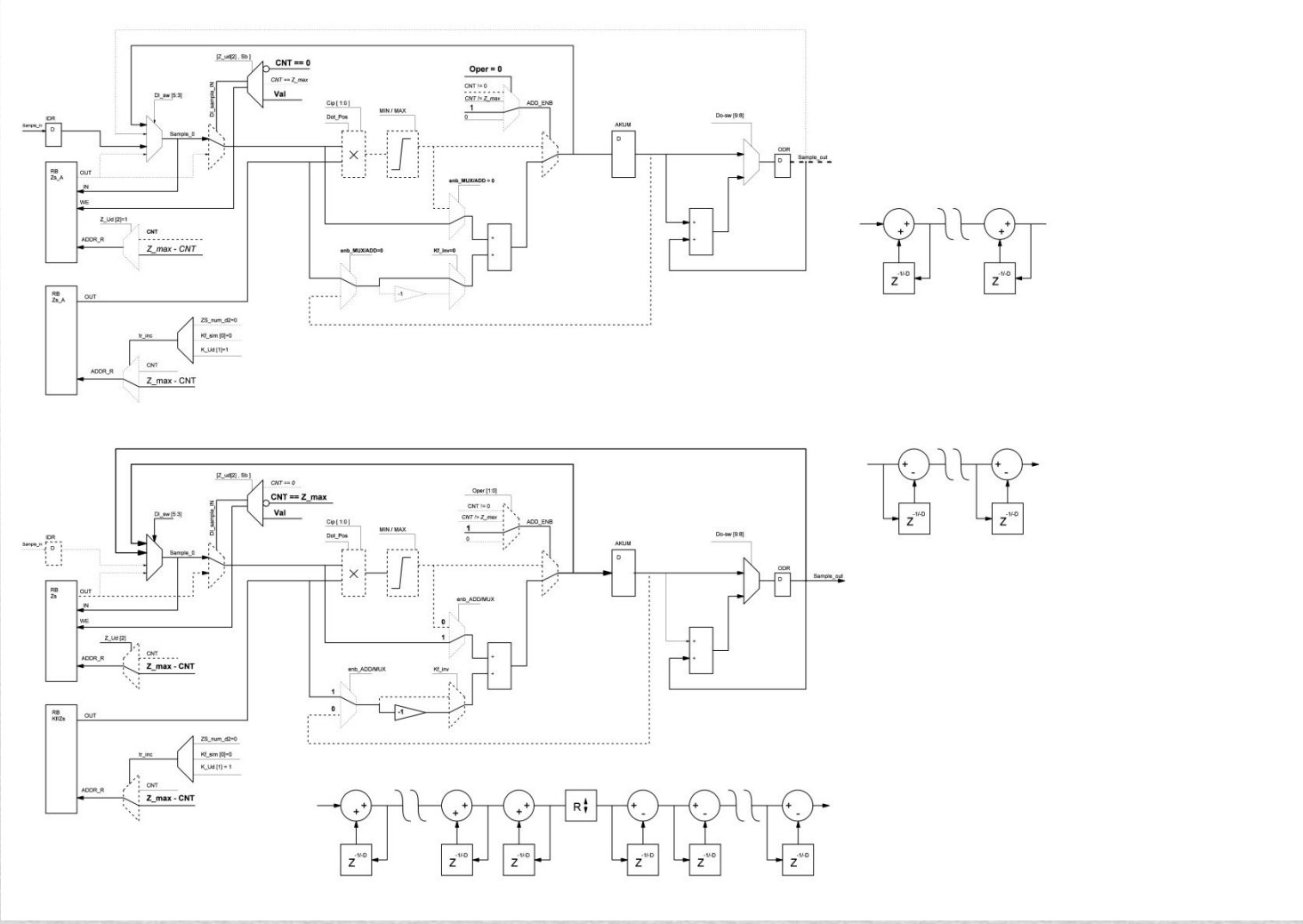
Пример конфигурации БИО, для операций фильтрации



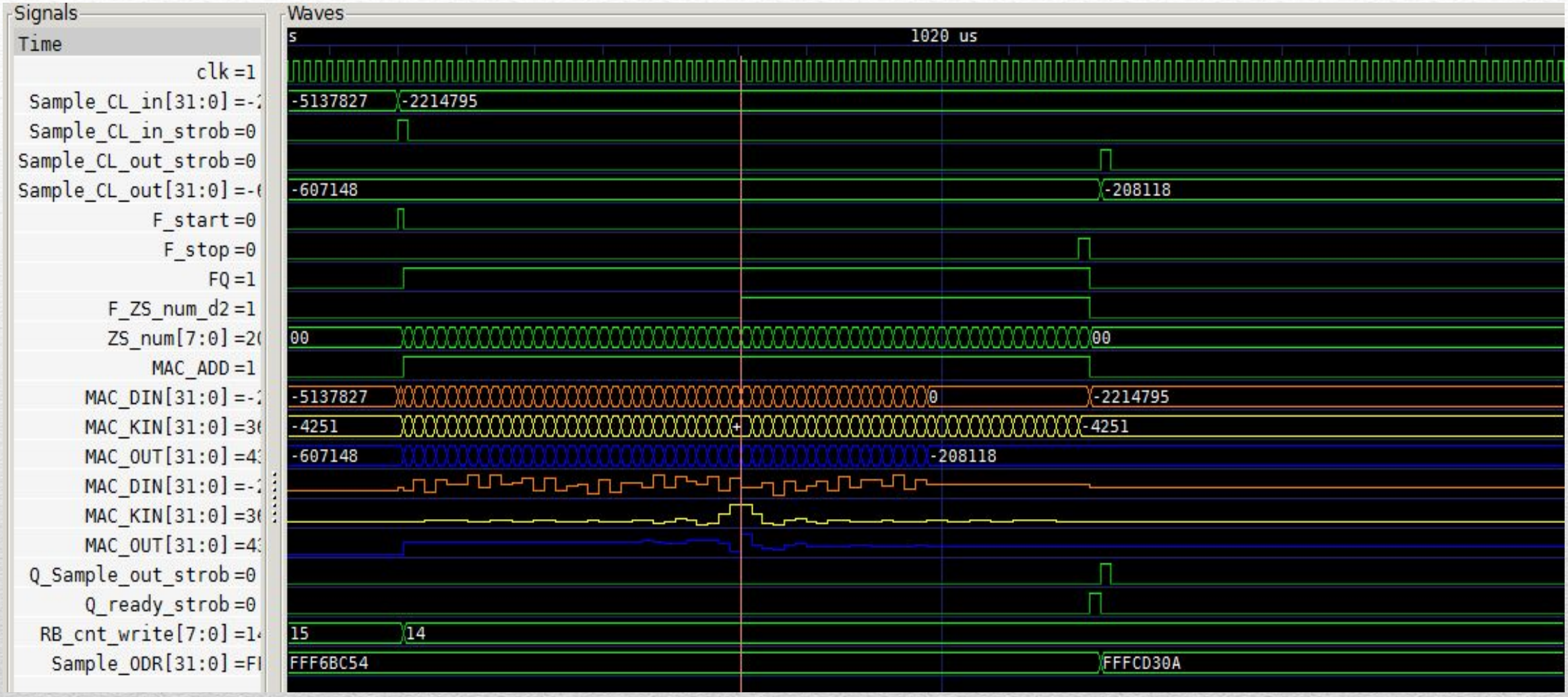


Пример конфигурации БИО, для операций фильтрации

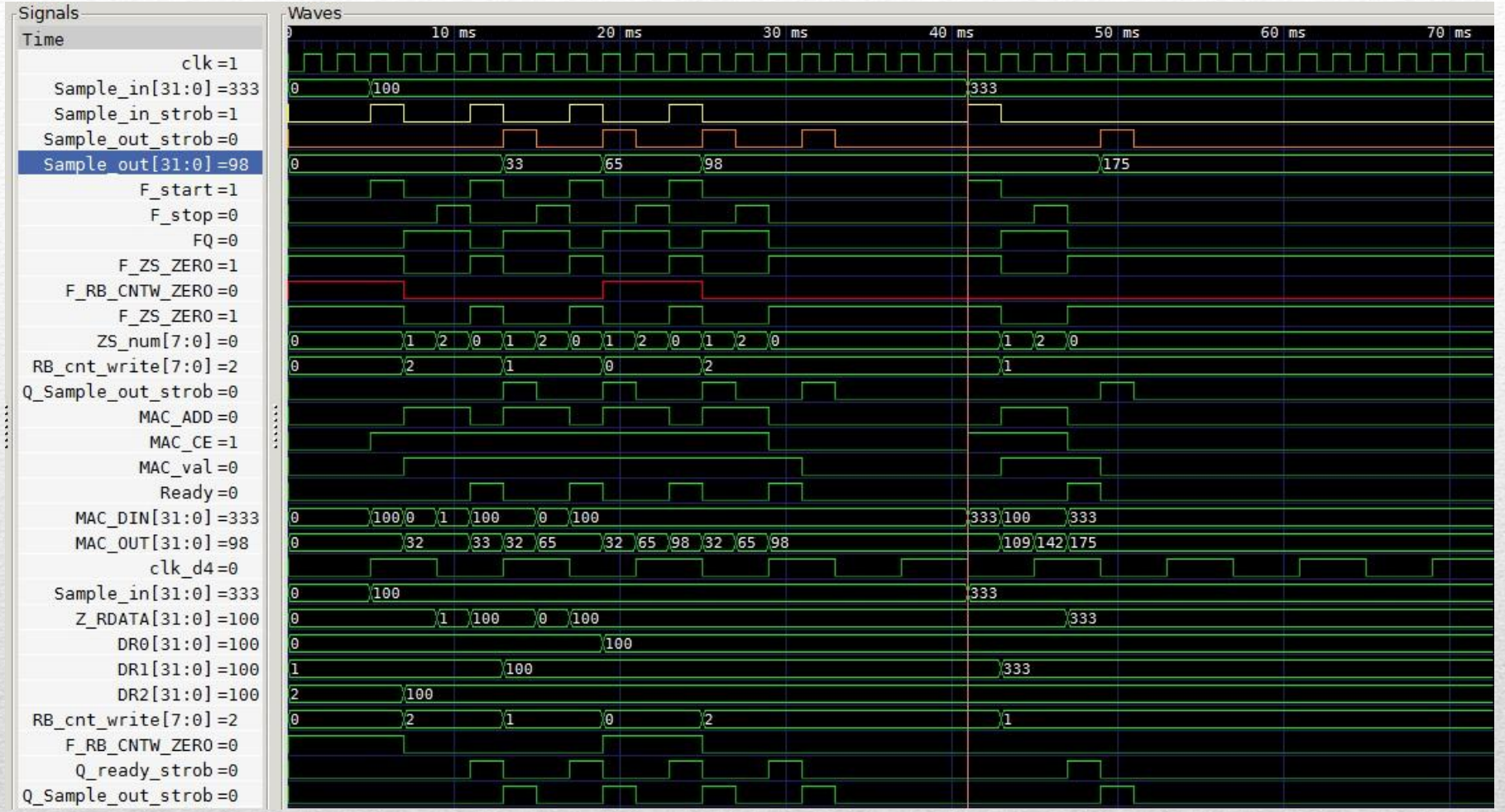




Гребенчатый дециматор/интерполятор



Временая диаграма фильтра



Временая диаграма сигналов управления на примере фильтра скользящего среднего 3-го порядка