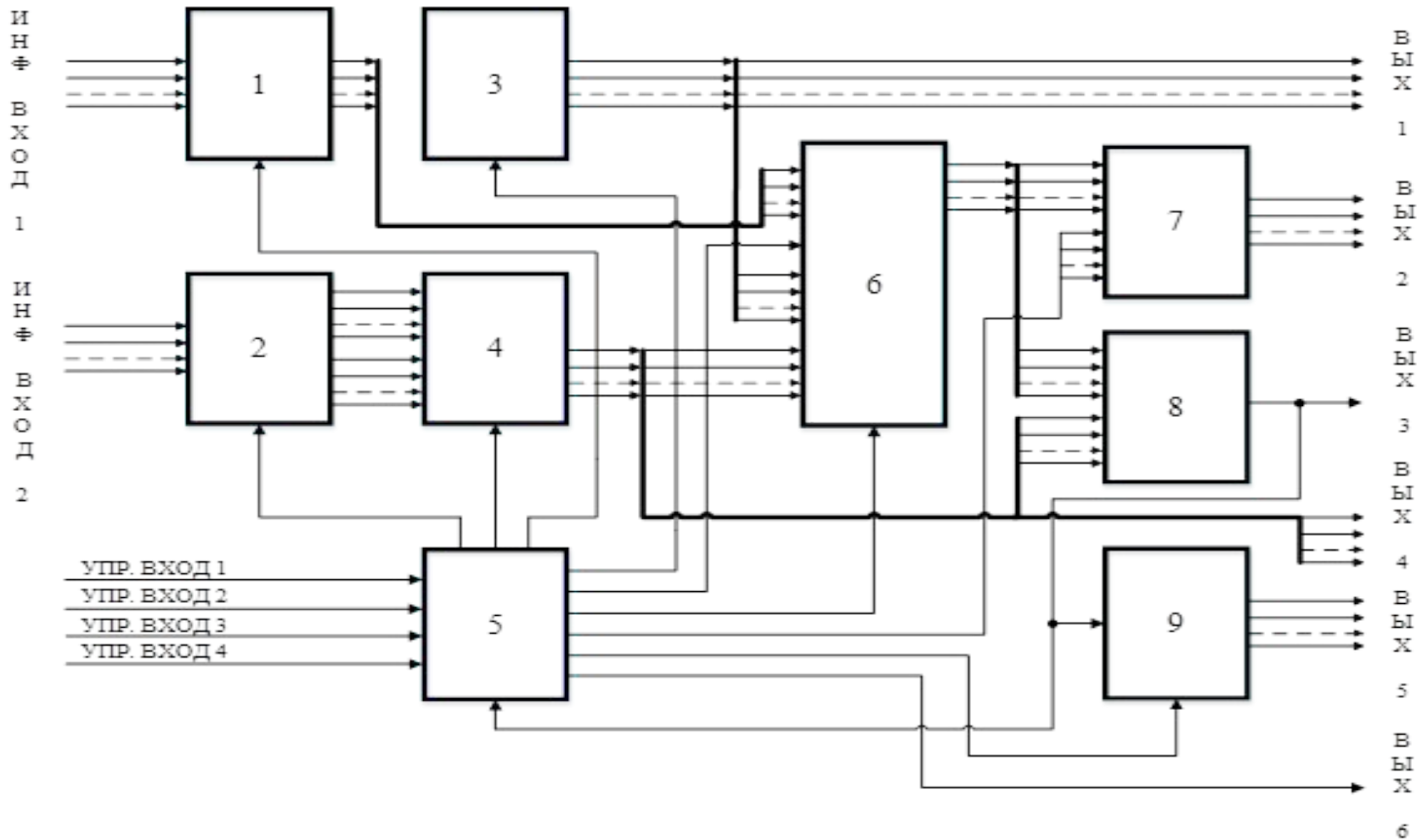


УСТРОЙСТВО ДЛЯ КОНТРОЛЯ ПОВЕДЕНИЯ ПОЛЬЗОВАТЕЛЯ

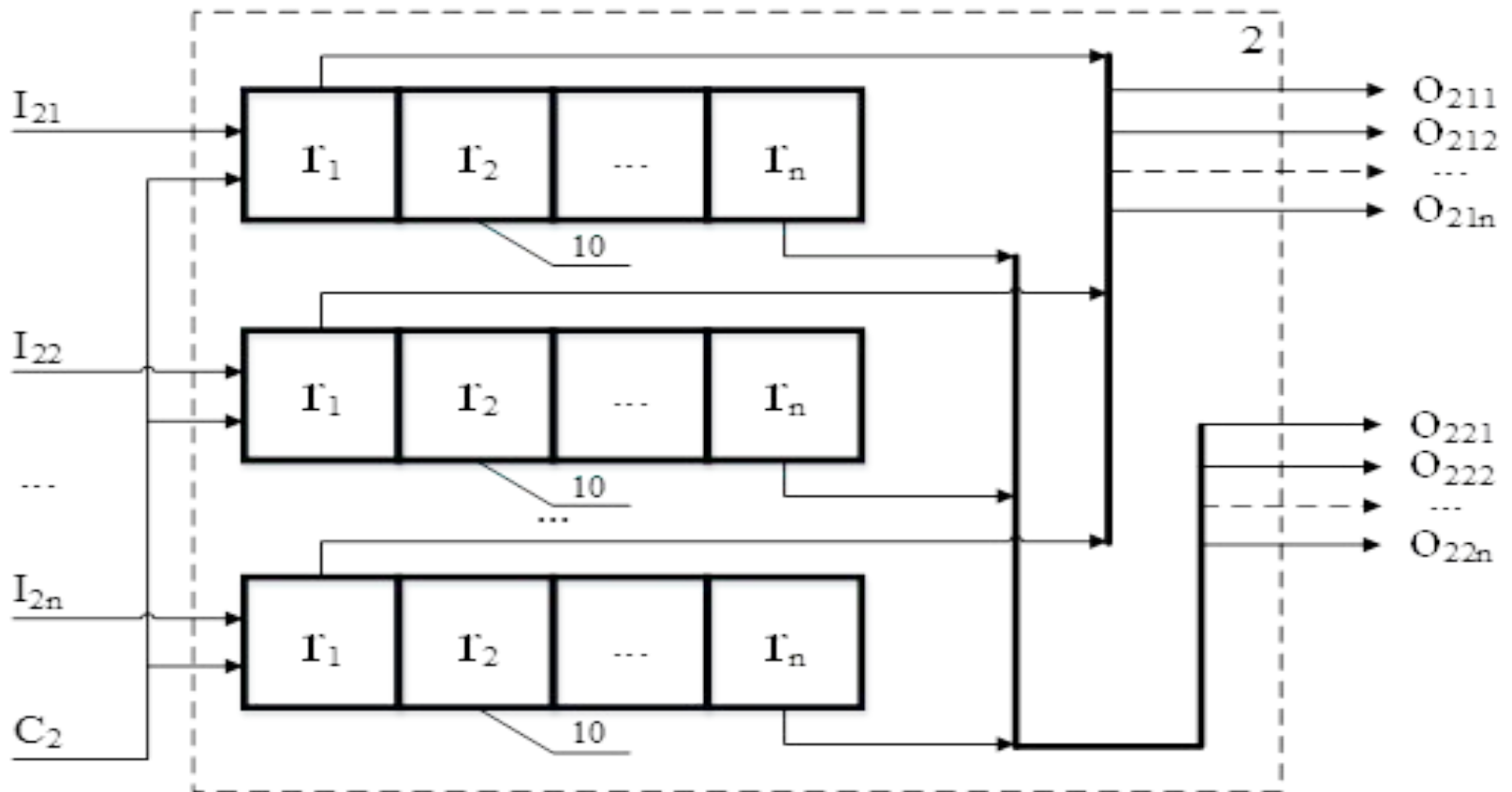
СТРУКТУРНАЯ СХЕМА УСТРОЙСТВА



Фиг.2 – Структурная схема устройства для контроля поведения пользователя

1 – регистр кода транзакции, 2 – блок сдвиговых регистров, 3 – счетчик адресов, 4 – многоканальный коммутатор, 5 – блок управления, 6 – блок памяти, 7 – блок логических элементов И, 8 – схема сравнения, 9 – сдвиговой регистр результата сравнения

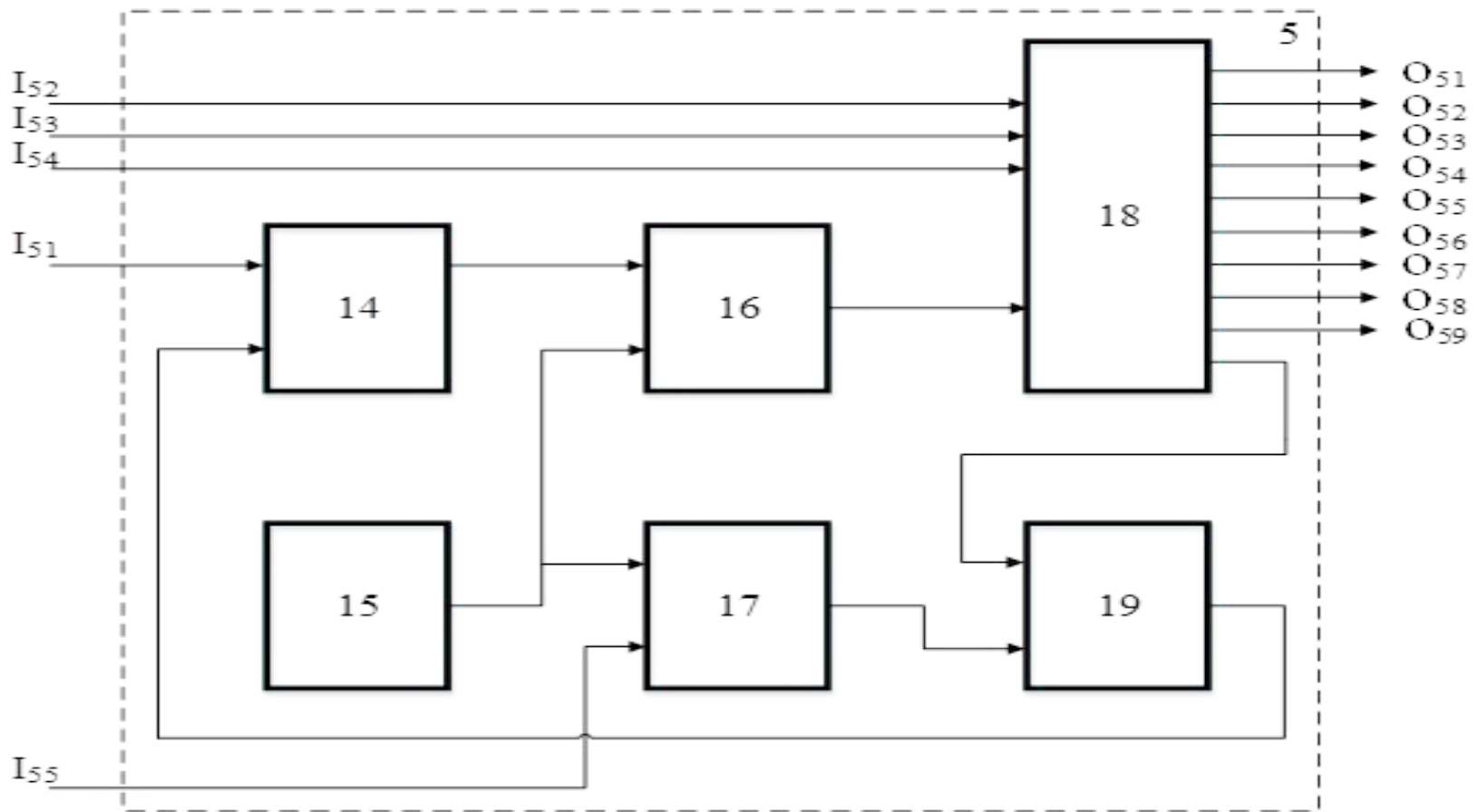
БЛОК СДВИГОВЫХ РЕГИСТРОВ



Фиг.3 Структурная схема блока сдвиговых регистров 2

10 – сдвиговые регистры; $r_1 - r_n$ - разряды сдвигового регистра; $I_{21} - I_{2n}$ - информационные входы; C_2 - управляющий вход; $O_{211} - O_{21n}$ - первая группа выходов; $O_{221} - O_{22n}$ - вторая группа выходов;.

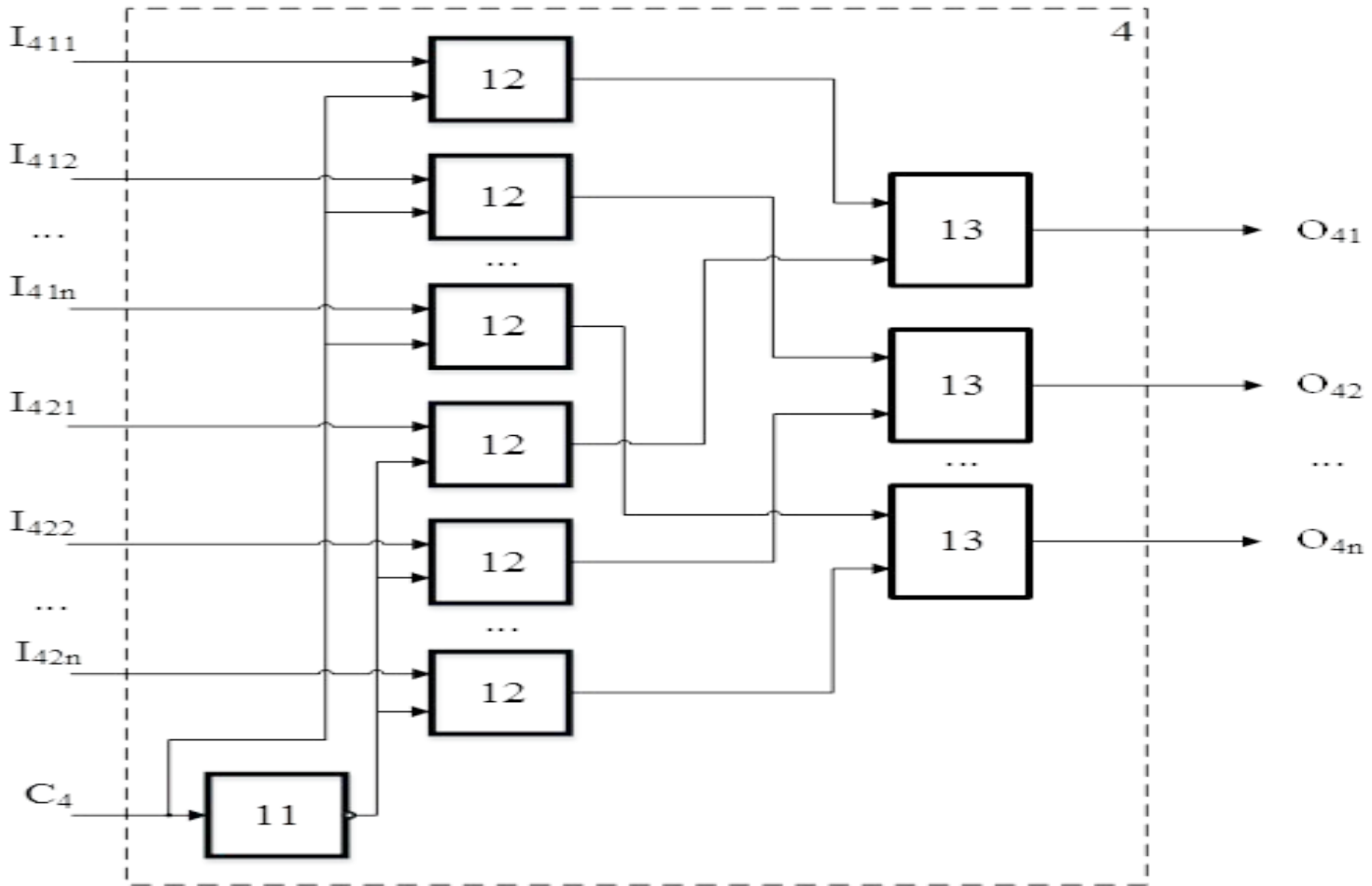
БЛОК УПРАВЛЕНИЯ



Фиг.4 - Структурная схема блока управления

14 – триггер пуска-останова; 15 – генератор тактовых импульсов; 16 и 17 – логические элементы И; 18 – схема формирования управляющих сигналов; 19 - логический элемент ИЛИ.

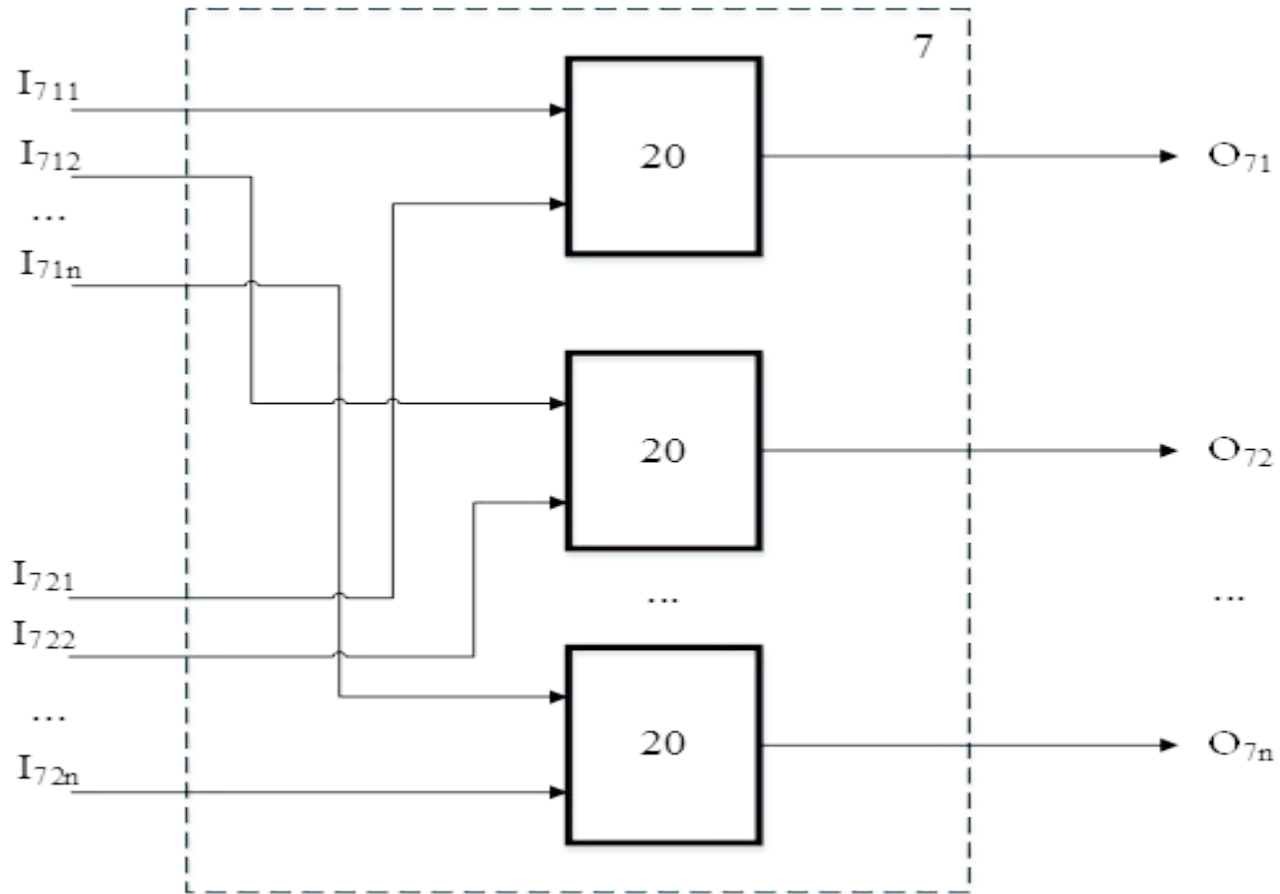
МНОГОКАНАЛЬНЫЙ КОММУТАТОР



Фиг. 5 - Структурная схема многоканального коммутатора

11 и 12 - логические элементы **И**. 13 – блок логических элементов **ИЛИ**.

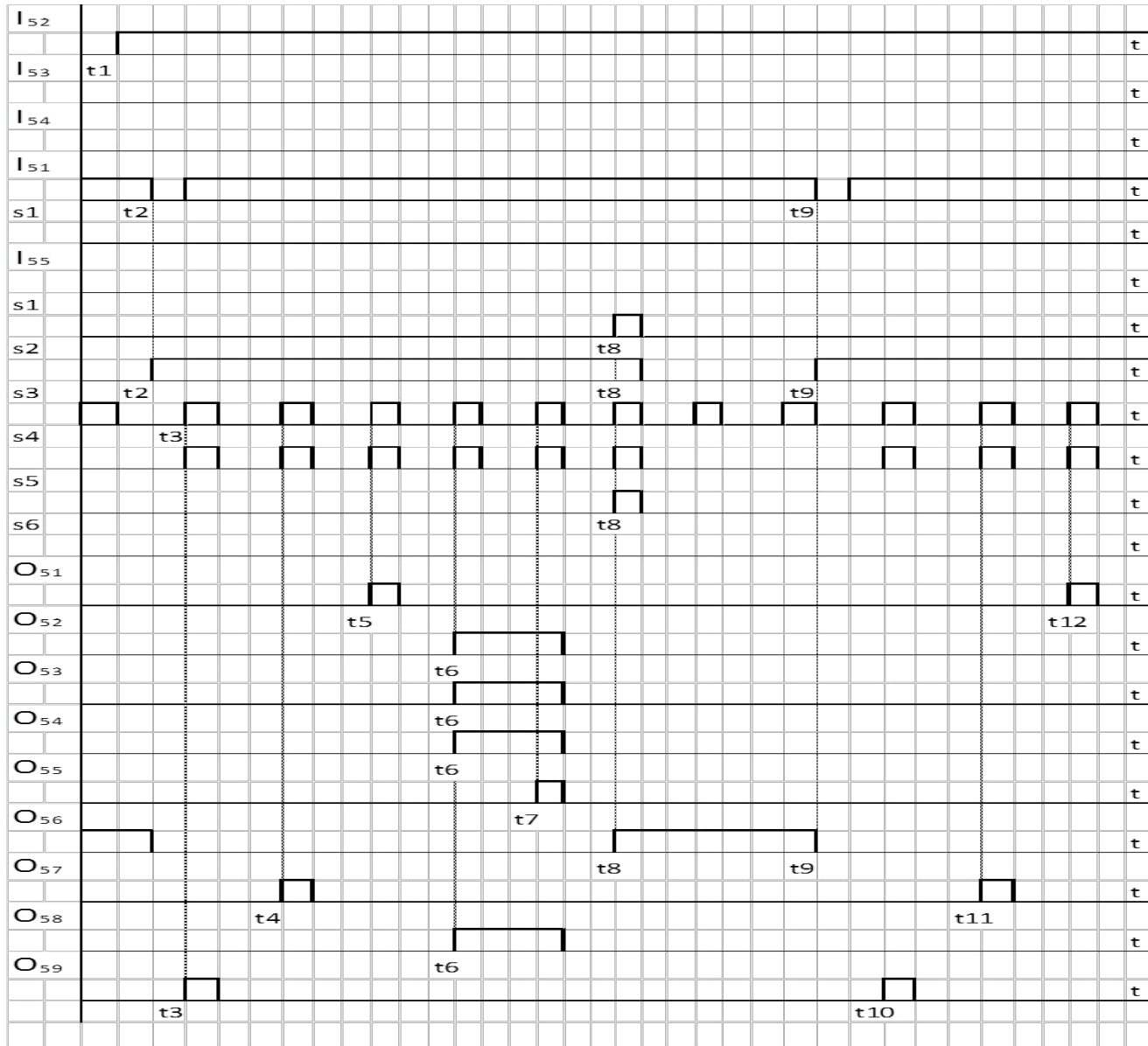
БЛОК ЛОГИЧЕСКИХ ЭЛЕМЕНТОВ И



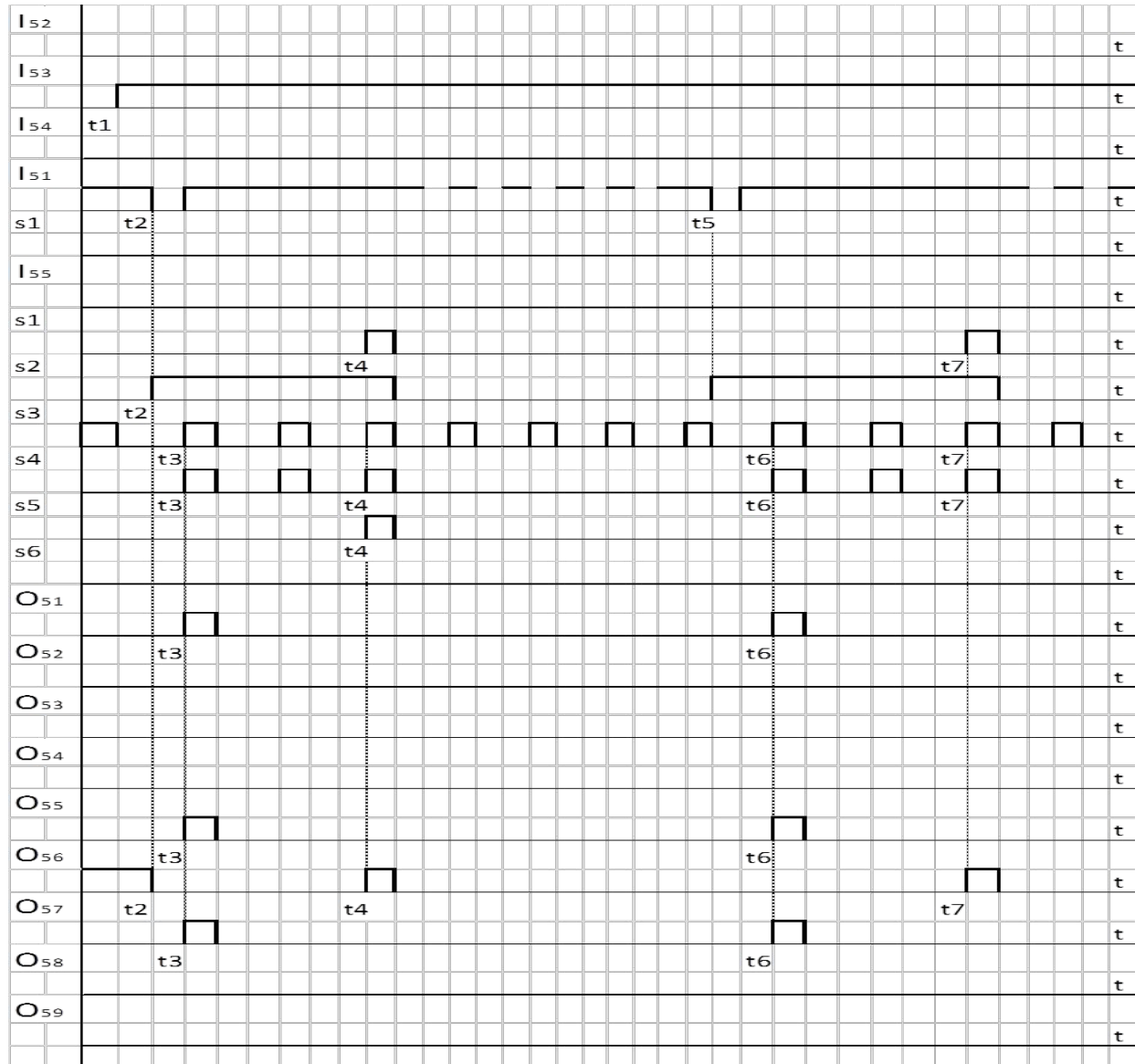
Фиг.6 Структурная схема блока логических элементов И

20 – логические элементы И

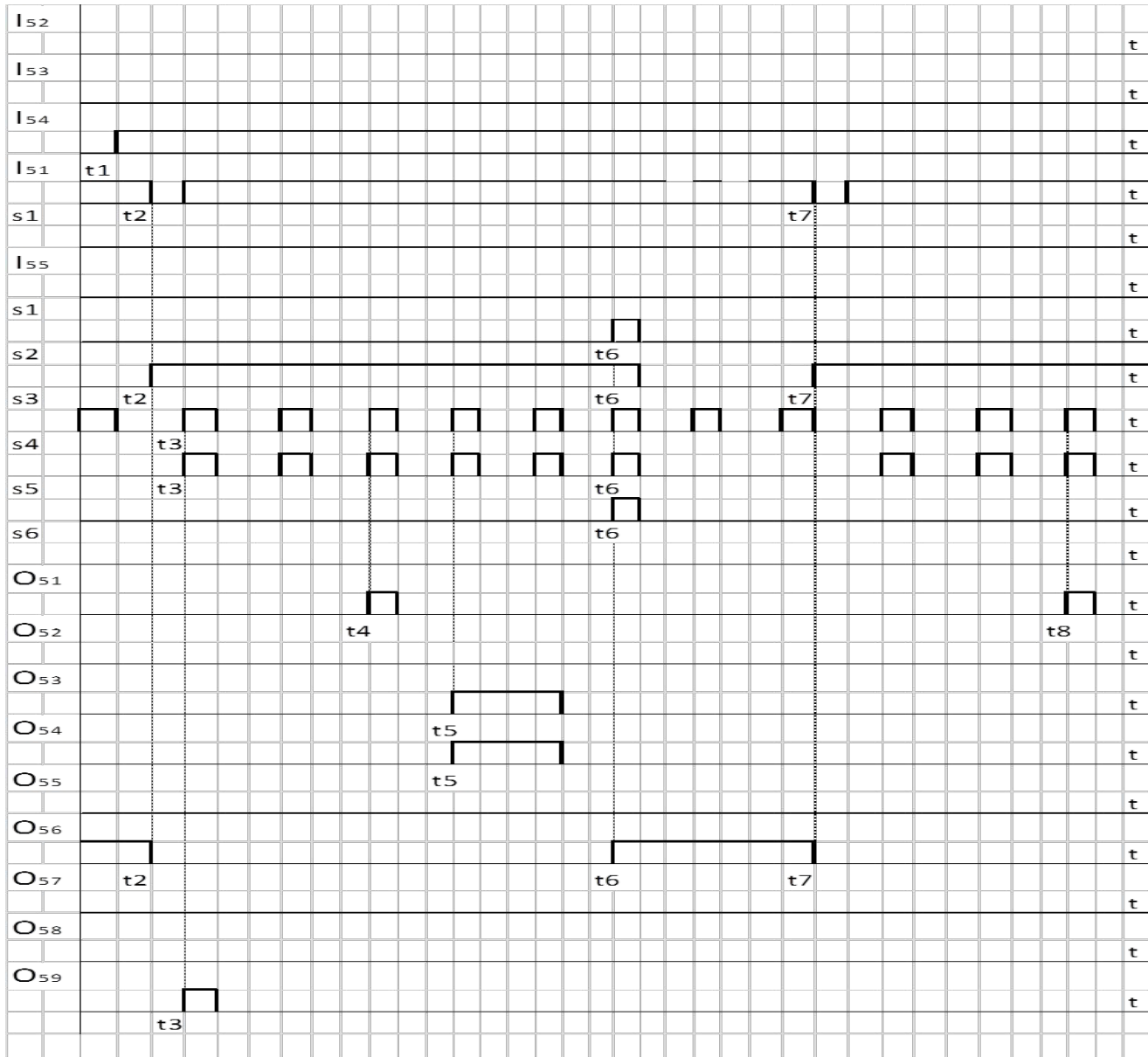
ВРЕМЕННЫЕ РЕЖИМЫ РАБОТЫ УСТРОЙСТВА В РЕЖИМЕ КОНТРОЛЯ



ВРЕМЕННЫЕ ДИАГРАММЫ РАБОТЫ УСТРОЙСТВА В РЕЖИМЕ АНАЛИЗА



ВРЕМЕННЫЕ ДИАГРАММЫ РАБОТЫ УСТРОЙСТВА В РЕЖИМЕ ОБУЧЕНИЯ



РАБОТА БЛОКА ПАМЯТИ БЕЗ ОШИБОК

№	Адресная часть										Данные			Корректность	Команда
	А			В	С			D			E			F	G
0	0	0	1	1	0	0	0	0	0	0	0	0	0	0	НЕ ИСП
1	0	0	1	1	0	0	1	1	0	0	1	0	0	0	К
2	0	0	1	1	0	1	0	1	0	1	1	0	1	0	О
3	0	0	1	1	0	1	1	0	1	1	0	1	1	0	Ж
4	0	0	1	1	1	0	0	0	1	0	0	1	0	0	З
5	0	0	1	1	1	0	1	0	1	0	0	1	0	0	Г
6	0	0	1	1	1	1	0	1	1	0	1	1	0	0	С
7	0	0	1	1	1	1	1	1	1	1	1	1	1	0	Ф

РАБОТА БЛОКА ПАМЯТИ В РЕЖИМЕ ОШИБКИ

№	Адресная часть										Данные			Корректность	Команда
	А		В	С		D		E			F			G	
0	0	0	1	1	0	0	0	0	0	0	0	0	0	0	не исп
1	0	0	1	1	0	0	1	1	0	0	1	0	0	0	К
2	0	0	1	1	0	1	0	1	0	1	1	0	1	0	О
3	0	0	1	1	0	1	1	1	1	1	0	1	1	1	Ф
4	0	0	1	1	1	0	0	0	1	0	0	1	0	0	З
5	0	0	1	1	1	0	1	0	1	0	0	1	0	0	Г
6	0	0	1	1	1	1	0	0	1	1	1	1	0	1	Ж
7	0	0	1	1	1	1	1	1	1	1	1	1	1	0	Ф

РАБОТА БЛОКА ПАМЯТИ В РЕЖИМЕ ОБУЧЕНИЯ

№	Адресная часть									Данные			Команда	
	А			В	С			D			E			Г
0	0	0	1	0	0	0	0	0	0	0	0	0	0	ошибка
1	0	0	1	0	0	0	1	0	0	0	1	0	0	К
2	0	0	1	0	0	1	0	0	0	0	1	0	1	О
3	0	0	1	0	0	1	1	0	0	0	0	1	1	Ж
4	0	0	1	0	1	0	0	0	0	0	0	1	0	З
5	0	0	1	0	1	0	1	0	0	0	0	1	0	Г
6	0	0	1	0	1	1	0	0	0	0	1	1	0	С
7	0	0	1	0	1	1	1	0	0	0	1	1	1	Ф