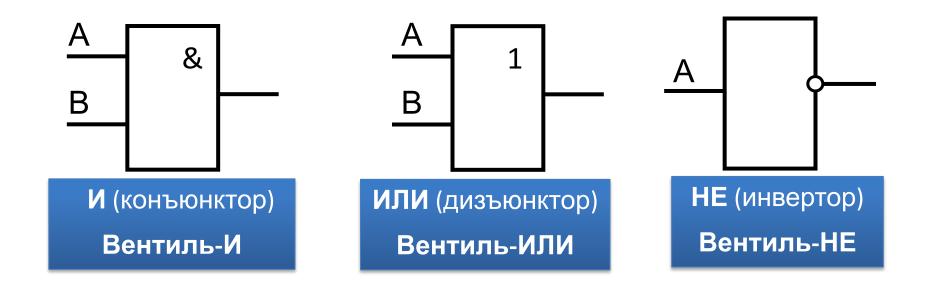
## Логические элементы

8 класс.

Смотреть в режиме ПОКАЗА слайдов!

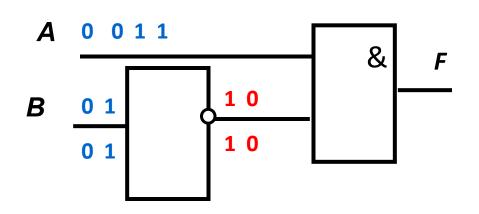
## 1.3.6. (Учебник, стр. 34)

**Логический элемент** – устройство, которое после обработки двоичных сигналов выдаёт значение одной из логических операций: И, ИЛИ, НЕ.



## Анализ электронной схемы

Решение. Все возможные комбинации сигналов на входах А и В внесём в таблицу истинности. Проследим преобразование Кажай финтирь доликанповіть и апрыхоження и вжудення в таблицу. Заполненная таблица истинности полностью описывает рассматриваемую электронную схему.



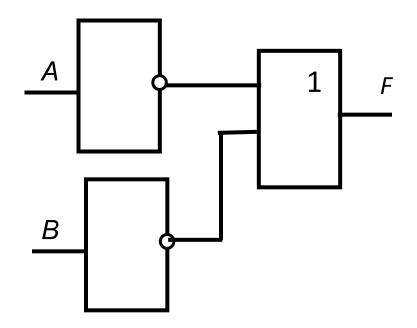
A	В	F
0	0	0
0	1	0
1	0	1
1	1	0

В инвертор поступает сигнал от входа В.

В конъюнктор поступают сигналы от входа  $\boldsymbol{A}$  и от инвертора. Таким образом,  $\boldsymbol{F} = \boldsymbol{A} \& \boldsymbol{B}$ .

## **ЗАДАНИЯ** (Можно отвечать ЗДЕСЬ. Присылать ТОЛЬКО два последних слайда.)

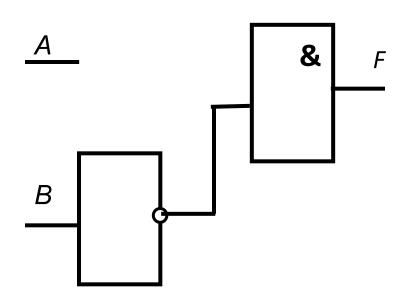
№1. Выясните, какой сигнал должен быть на выходе схемы (столбец F) при каждом возможном наборе сигналов на входе. Заполните таблицу работы схемы. Каким логическим выражением описывается схема?



Α	В	F
0	0	
0	1	
1	0	
1	1	

№2. Выясните, какой логический элемент может быть на входе А схемы, если имеется таблица значений F для возможного набора сигналов A и B.

Каким логическим выражением может описывается полная схема?



A	В	F
0	0	1
0	1	0
1	0	0
1	1	0