

# ТОПОЛОГИИ ИНТЕГРАЛЬНЫХ МИКРОСХЕМ

© Дина Габайдуллина  
201 группа

2012

# План

1. Понятие интегральной микросхемы и топологии интегральной микросхемы;
2. Объект охраны топологий интегральных микросхем;
3. Субъекты охраны топологий интегральных микросхем;
4. Условия охраноспособности топологий интегральных микросхем;
5. Срок охраны топологий интегральных микросхем.

# 1. Понятие интегральной микросхемы и топологии интегральной микросхемы

***Интегральная микросхема*** - это изделие, в котором активные (транзисторы и диоды), пассивные (сопротивления, конденсаторы и индуктивности) и соединяющие их компоненты электронной схемы воплощены в объеме составного полупроводникового носителя.

Согласно ст. 1448 ГК РФ *топологией интегральной микросхемы* является зафиксированное на материальном носителе пространственно-геометрическое расположение совокупности элементов интегральной микросхемы и связей между ними.



## 2. Объект охраны топологий интегральных микросхем

Объектом охраны являются топологии интегральных микросхем, которые реализуются в тех или иных изделиях. Несмотря на то что охрана предоставляется топологиям интегральных микросхем, знания топологии недостаточно для воссоздания изделия, в котором она используется. Необходимо знать характеристики всех активных и пассивных элементов микросхемы. Однако установить детальные характеристики и свойства миллионов активных и пассивных элементов крайне сложно.



В силу закона, правовая охрана предоставляется только на оригинальную топологию ИМС, созданную в результате творческой деятельности автора, и неизвестную автору и (или) специалистам в области создания топологий ИМС на дату ее создания.

Топологиям, совокупность элементов которых общеизвестна разработчикам и изготовителям интегральных микросхем на дату их создания, правовая охрана не предоставляется (п. 2 ст. 1448 ГК РФ).

Если топология состоит из элементов, которые являются общеизвестными специалистам в этой области на дату ее создания, охрана топологии может предоставляться при условии, что совокупность таких элементов в целом является оригинальной.

### 3. Субъекты охраны топологий интегральных микросхем

**Автором топологии** признается физическое лицо, в результате творческой деятельности которого эта топология была создана.

Если топология создается группой лиц (как практически всегда и бывает), каждое из этих лиц будет признано **соавтором**.



Создание чипа по технологии интегральных схем с топологическими нормами.



ПЕРВЫЙ МОБИЛЬНЫЙ

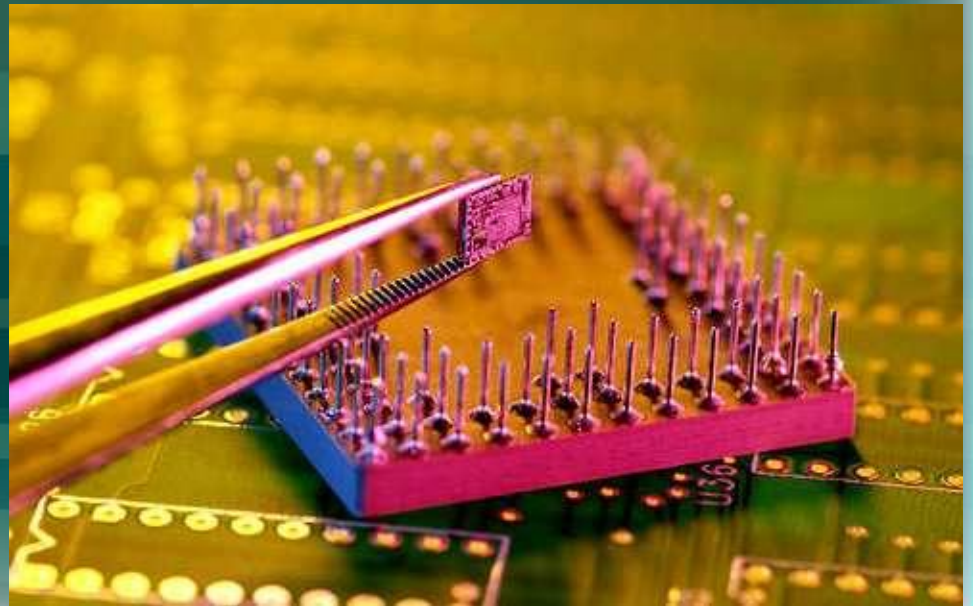
Для признания автором лицу не требуется совершать какие-либо действия, подавать заявку и т.п. Автор приобретает права на топологию в силу ее создания. Однако использование топологии требует больших материальных затрат и наличия производственной базы. По этой причине автор, как правило, передает права на использование топологии лицу, обладающему такими возможностями.



**Правообладателем** может быть как сам автор, так и лицо, которому перешло право на использование топологии. Права на использование топологии могут перейти и по наследству. Правообладателем может быть любое лицо — физическое или юридическое.

В большинстве случаев права на использование топологии интегральной микросхемы переходят работодателю, поскольку подавляющее большинство топологий создается в порядке выполнения служебного задания (ст. 1461 ГК РФ).

Приобрести право на использование топологии ИМС может и иностранное лицо (юридическое или физическое).

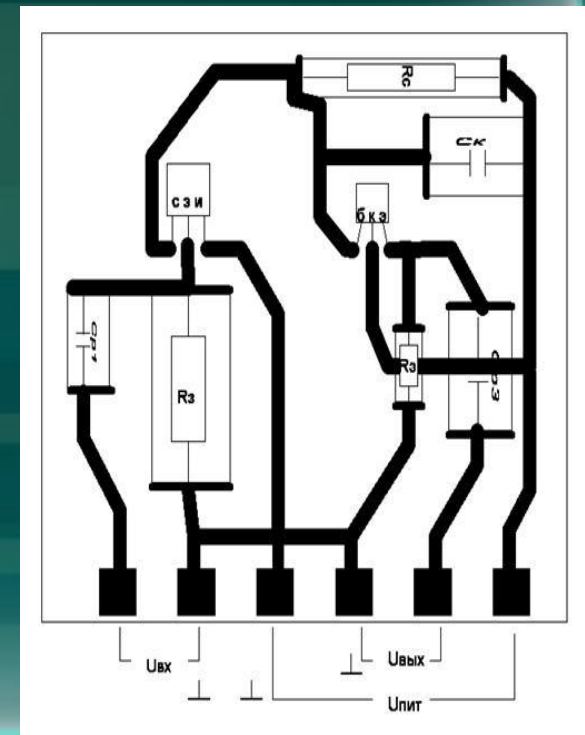


## 4. Условия охраноспособности топологий интегральных микросхем

Законодательство об охране топологий интегральных микросхем признает *два условия охраноспособности:*

- творческий характер  
ТОПОЛОГИИ;
- оригинальность  
ТОПОЛОГИИ.

Топология рассчитанной микросхемы.



Несмотря на то что оба условия взаимосвязаны, между ними есть различия. *Творческий характер* труда авторов топологии признается, поскольку авторами топологии считаются физические лица, в результате творческой деятельности которых создана топология. С содержательной точки зрения невозможно отрицать творческий характер авторов топологии. Дело в том, что хотя электрические связи компонентов микросхемы предопределяются соответствующими принципиальными схемами, расположение этих компонентов и связи между ними реализуются благодаря творческой деятельности авторов топологии.

Вторым условием охраноспособности признается ***оригинальность топологии***. В п.2 ст. 1448 Гражданского кодекса РФ установлено, что «топология интегральной микросхемы признается оригинальной, если не доказано обратное».

Реально доказать отсутствие оригинальности будет достаточно сложно, тем более что даже при регистрации не требуется предоставлять достаточно подробную информацию о топологии.



## 5. Срок охраны топологий интегральных микросхем

Согласно ст. 1457 Гражданского кодекса РФ срок охраны топологий интегральных микросхем составляет 10 лет, однако Соглашение ТРИПС допускает охрану топологий в течение 15 лет с момента создания топологии.

Начало срока действия исключительного права на использование топологии определяется по более ранней из следующих дат:

- первого использования топологии, документально подтвержденной в мире;
- регистрации топологии в патентном органе.

После истечения срока действия исключительного права топология переходит в общественное достояние. Необходимо подчеркнуть, что микросхемы морально и технически устаревают и снимаются с производства гораздо раньше окончания срока охраны их топологий, обычно за три - пять лет. Другими словами, установленный срок охраны топологий интегральных микросхем является завышенным. После морального старения топологии не представляют интереса даже для стран, технологический уровень развития которых позволяет копировать устаревшие и снятые с производства микросхемы.

## Использованная литература

1. Гражданский кодекс РФ от 18.12.2006 N 230-ФЗ - Часть 4
2. Ельникова Е.В. Право интеллектуальной собственности: Учебный курс (учебно-методический комплекс), 2010.
3. Судариков С.А. Право интеллектуальной собственности: Учебник, 2011.

СПАСИБО ЗА ВНИМАНИЕ